

略 歴



いづか てつ や
飯 塚 哲 哉

生 年 月 日 昭和22年 4月17日

- | | | | |
|-----|-----|-----|--|
| 昭和 | 45年 | 3月 | 東京大学工学部物理工学科卒業 |
| | 50年 | 3月 | 東京大学大学院工学系研究科電子工学専門課程修了、工学博士 |
| | 50年 | 4月 | 株式会社東芝入社 |
| | 55年 | 1月 | 米国ヒューレット・パカード社集積回路研究所駐在研究員 |
| 平成 | 2年 | 5月 | 株式会社東芝半導体技術研究所 LSI 開発部部長 |
| | 3年 | 5月 | 株式会社ザイン・マイクロシステム研究所創業、代表取締役社長 |
| | 4年 | 6月 | ザインエレクトロニクス株式会社設立、代表取締役社長 |
| | 5年 | 11月 | 東京大学先端科学技術研究センター客員教授 |
| | 12年 | 10月 | 任意団体、日本半導体ベンチャー協会設立、会長 |
| | 13年 | 8月 | ザインエレクトロニクス社 JASDAQ に上場 |
| | 16年 | 12月 | 社団法人日本半導体ベンチャー協会設立、会長 |
| | 18年 | 7月 | 社団法人経済同友会 新事業創造推進フォーラム 委員長 |
| | 同 | 11月 | 政府税制調査会 特別委員 |
| 現 職 | | | ザインエレクトロニクス株式会社 代表取締役社長 社団法人日本半導体ベンチャー協会 会長 政府税制調査会 特別委員 |