

スーパーコンピューティング分野の既存プロジェクト(1)

経済産業省

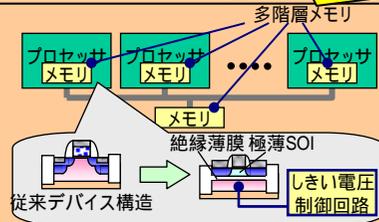
MIRAIプロジェクト
(平成13～22年度)

経済産業省

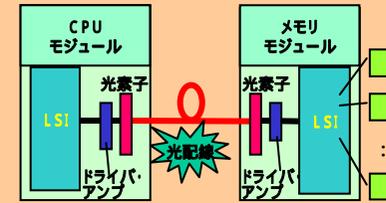


微細加工技術

要素技術のブレークスルー

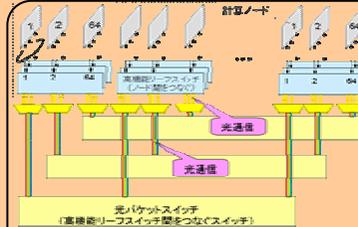


低電力高速デバイス・回路技術・論理方式の研究開発



超高速コンピュータ用光インターコネクションの研究開発

分散共有型研究データ
利用基盤の整備
(平成16～20年度)
科学技術振興調整費

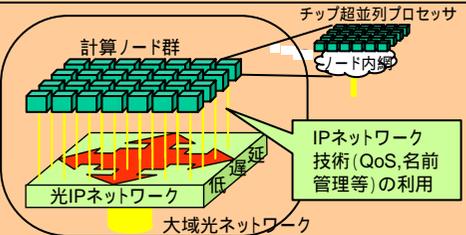


ペタスケール・システム
インターコネクト技術の開発

文部科学省

将来のスーパーコンピューティング
のための要素技術の研究開発
(平成17～19年度)

文部科学省



並列コンピュータ内相互結合網IP化による実行効率最適化方式の開発

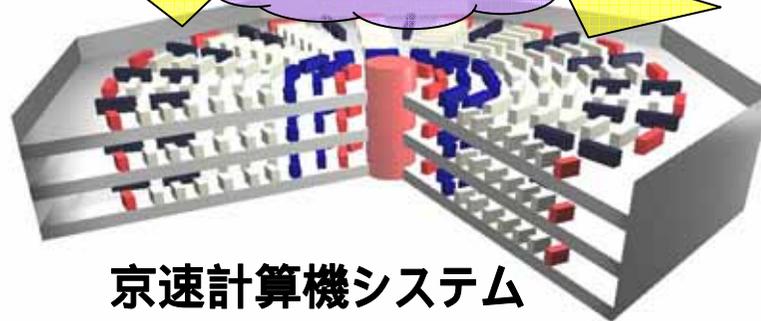
高速光スイッチング技術

フォトニックネットワーク技術の研究開発
(平成18～22年度)

総務省

総務省

成果の集大成



京速計算機システム