

3 . 4 . 助言のまとめ  
～ 重要課題専門調査会への報告 ～

## 3.4.1. 重要課題専門調査会報告の考え方

- ◆ H26アクションプランへの助言については、他の戦略協議会・WGにおいても議論と取りまとめを進めており、本年4月の重要課題専門調査会で報告される予定である。
- ◆ 報告に当たっては、各戦略協議会・WGから一つを例示して説明することを想定しており、ICT-WGからは、ねらいの一つとした、“デバイスからアプリケーションまでの一気通貫議論を進める”という点を鑑み、西村構成員および羽生構成員にとりまとめいただいた下記の施策をまとめて報告する。

次世代型超低消費電力デバイス開発プロジェクト

超低消費電力型光エレクトロニクス実装システム技術開発

創発現象を利用した革新的超低消費電力デバイスの開発

スピントロニクス技術の応用等による極低消費エネルギーICT基盤技術の開発・実用化

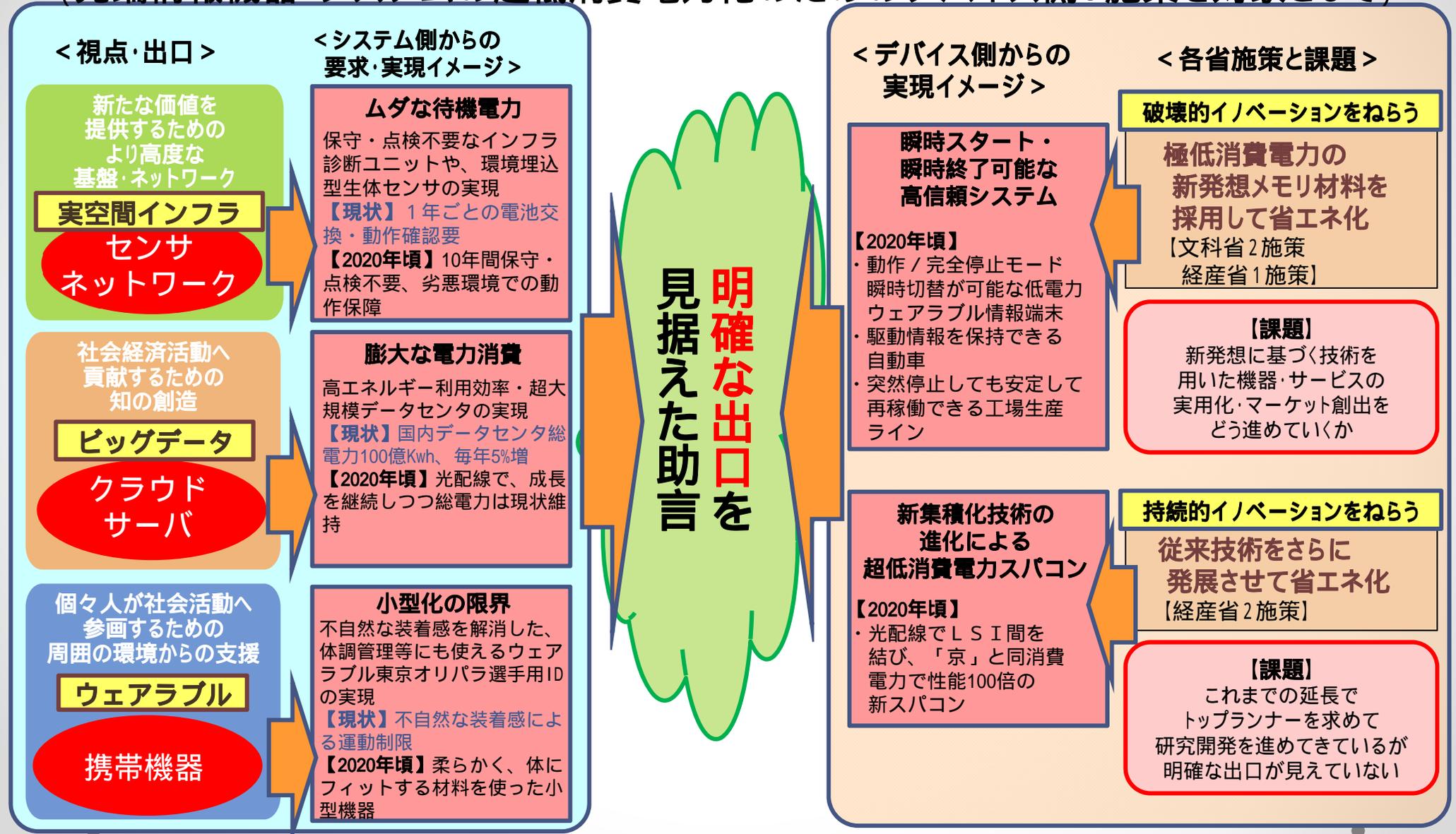
ノーマリーオフコンピューティング基盤技術開発

- ◆ 次ページ以降、その報告案を示す。

# 3.4.2. 重要課題専門調査会へのH26APレビュー結果報告方法（案）

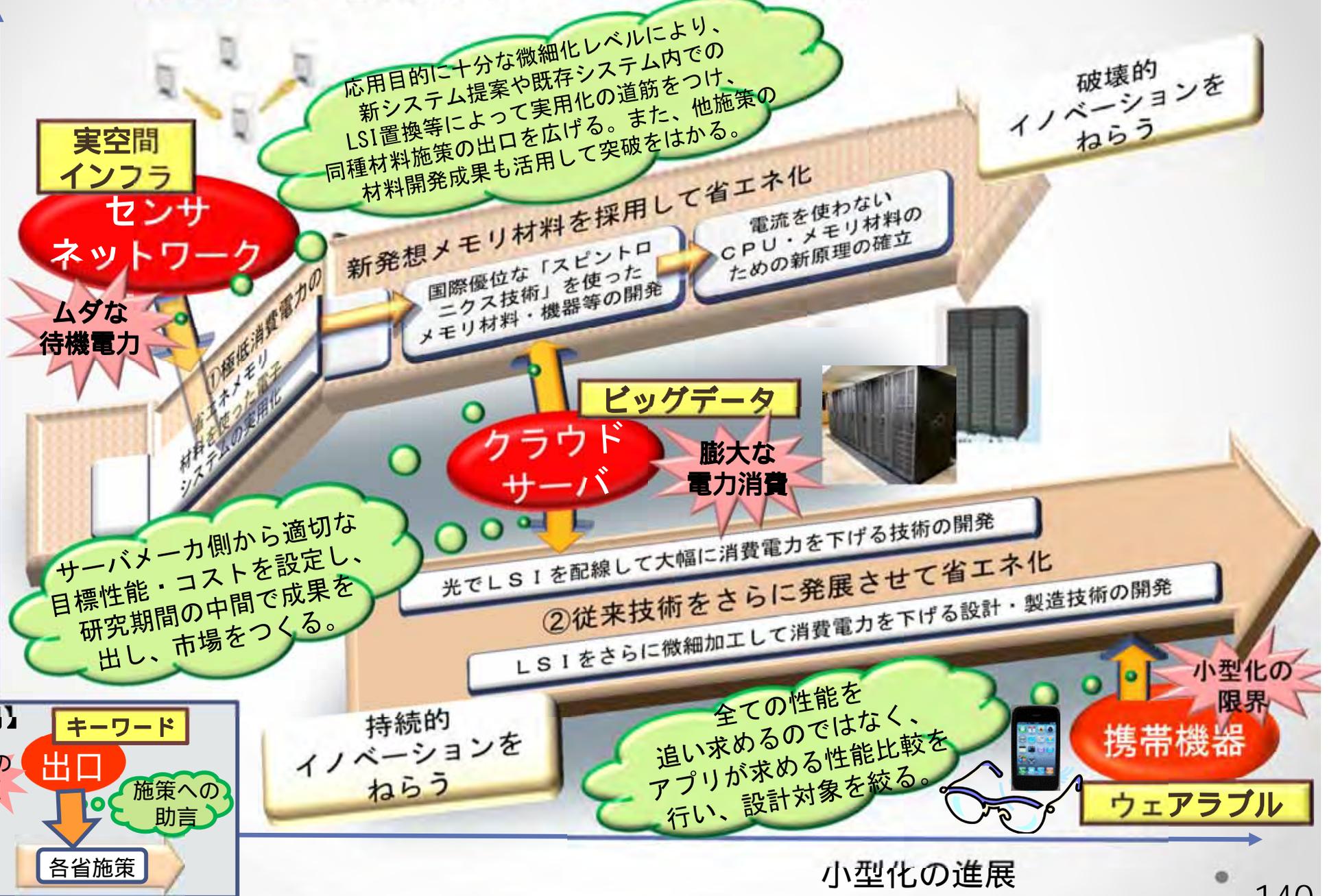
## 平成26年度アクションプラン特定施策に対する助言とりまとめ例

（先端情報機器・システムの超低消費電力化のためのデバイス側5施策を対象として）



# 明確な出口を見据えたLSI技術の実用化への助言

省エネ化の進展



# 極低消費電力の新発想メモリ材料を採用して省エネ化

## 省エネメモリ材料を使った電子システムの実用化

## 国際優位な「スピントロニクス」技術を使ったメモリ材料・機器等の開発

## 電流を使わないCPU・メモリ材料のための新原理の確立

### 実用化のため、メーカー側から適切な目標性能等を設定

長期の待機後の立ち上がりを効率よく行うという応用領域について、自動車・PC・生体情報取得等の異分野からの要望を調査し、研究期間の途中で成果を出して市場をつくる。

### 実用化に向け、最低限の要求性能を明確化

実用化に向けたプロトタイプの最低限の基本性能や動作条件を明らかにし、企業への橋渡し研究への円滑な移行につなげる。

### 役割分担の明確化等に基づき、施策間の連携を強化

同時期のアウトプットを目指しているので、役割分担を明確にした連携を強化する。「省エネ...」施策で技術の出口・間口を広げつつ、「スピントロニクス技術」施策でメモリ材料等での基盤技術確立を進め、次世代への展開と実用化を確実にする。

### 同種材料施策のために現実的な出口拡大戦略を実施

近く実現可能な材料を用い、これに十分な微細化レベルによる実機を構築して出口デモを実施する。広く評価を受けて実用化への道筋を拓く。

### 具体的な課題・数値目標の設定と、社会像の変化に応じたターゲットの見直しを実施

センサネットワークのための省エネ電子機器開発について、大きなシステムを全体設計し、新応用出口を広げる。その際、開発スケジュールと開発責任母体をより明確にする。

新材料を使った半導体の大量生産のためには、材料科学的取り組みが不可欠。材料・装置メーカー、デバイス・機器メーカーと協力し、取扱い仕様や管理の課題抽出と解決の見通しの確定を、早期に実施する。

H35年のサンプル出荷に向けて、現在の実力で達成可能な数値及び目標数値を記述する。

# 従来技術をさらに発展させて省エネ化

**光でLSIを配線して  
大幅に消費電力を下げる技術の開発**

**実用化のため、メーカー側から  
適切な目標性能・コストを設定**

サーバ機器製造メーカーと連携し、分散処理システムなどのハイエンドサーバ機器や機器間連携システムに照準を定め、求められる性能やコストの目標設定をトップダウンで行っていく。

**従来技術との性能比較評価に基づき、  
テーマを柔軟に見直して実用化を促進**

長いロードマップの中で、「光による配線」と「従来の金属配線」の性能の比較評価を随時行う。これにより、光化の時期やそこに求められる性能など、実用化へ向けた開発テーマを適宜見直す。

**LSIをさらに微細加工して  
消費電力を下げる設計・製造技術の開発**

**アプリが求める性能比較により  
設計対象を絞り込み**

全ての性能を追い求めるのではなく、例えば携帯機器アプリケーションが求める半導体デバイスと随時性能比較を行い、動作速度より小型化を優先するなどトレードオフを検討して設計対象を絞る。

**グローバルでの連携・協調により  
トータルシステムを実現**

要素技術で優位に立つ戦略を推進しつつ、それを用いるシステムが実用化されるようにグローバルでの連携・協調を進め、トータルシステムの実現に貢献する。

## 本助言で対象とした各省施策

### 極低消費電力の新発想メモリ材料を採用して省エネ化

- ・【文科省】創発現象を利用した革新的超低消費電力デバイスの開発  
(電流を使わないCPU・メモリ材料のための新原理の確立)
- ・【文科省】スピントロニクス技術の応用等による  
極低消費エネルギーICT基盤技術の開発・実用化  
(国際優位な「スピントロニクス」技術を使った  
メモリ材料・機器等の開発)
- ・【経産省】ノーマリーオフコンピューティング基盤技術開発  
(省エネメモリ材料を使った電子システムの実用化)

**破壊的  
イノベーションを  
ねらう**

#### 【課題】

新発想に基づく技術を用いた機器・サービスの  
実用化・マーケット  
創出をどう進めていくか

### 従来技術をさらに発展させて省エネ化

- ・【経産省】超低消費電力型光エレクトロニクス  
実装システム技術開発  
(光でLSIを配線して大幅に消費電力を下げる技術の開発)
- ・【経産省】次世代型超低消費電力デバイス開発プロジェクト  
(LSIをさらに微細加工して消費電力を下げる  
設計・製造技術の開発)

**持続的  
イノベーションを  
ねらう**

#### 【課題】

これまでの延長で  
トップランナーを求めて  
研究開発を進めてきているが  
明確な出口が見えていない